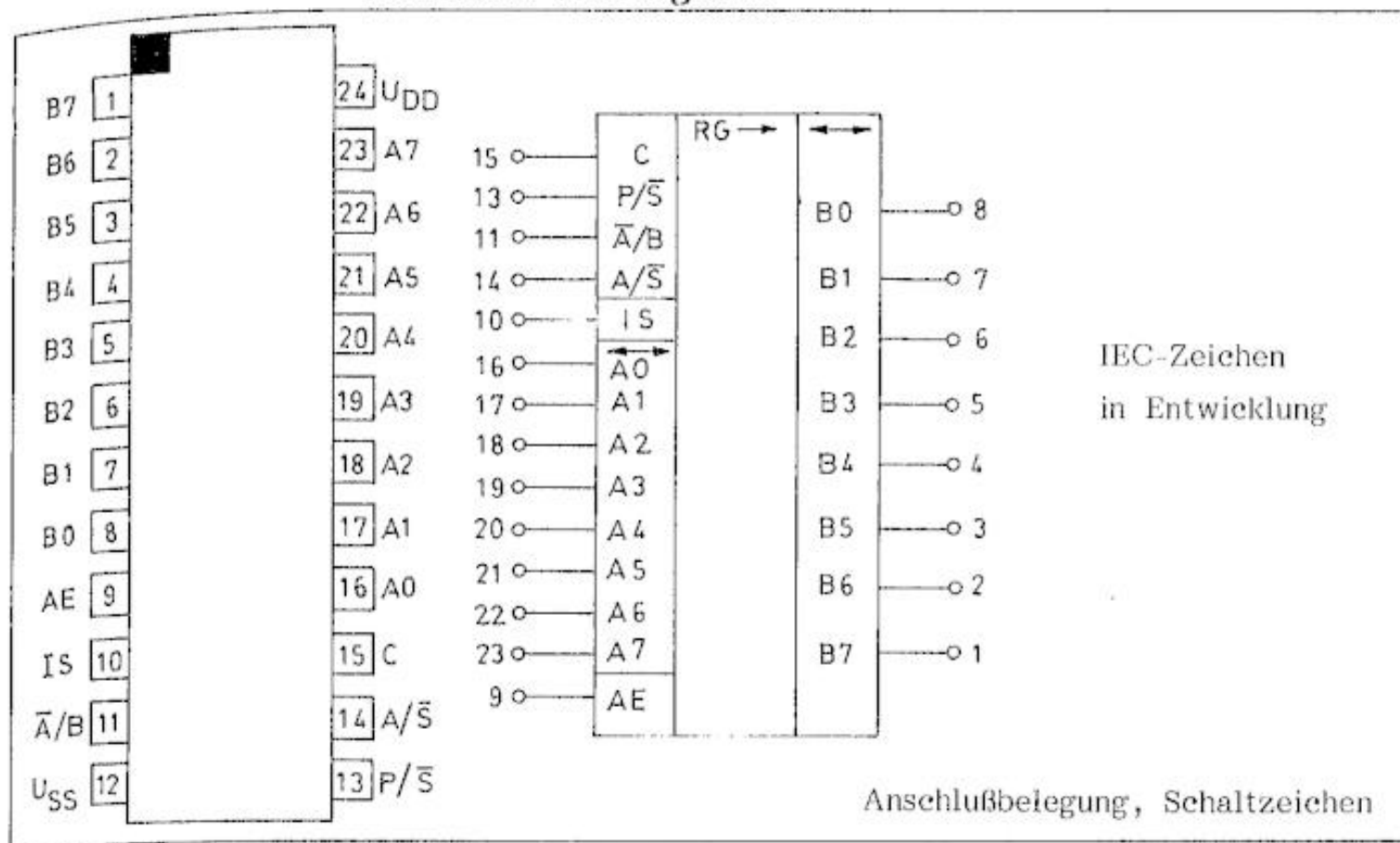


V 4034 D

8stufiges bidirektionales paralleles/
serielles Busregister

Funktionstabelle

Typstandard: TGL 42630 Bauform: DIP-24, Plast (Bild 10)

AE	P/ $\bar{S}$	$\bar{A}/B$	A/ $\bar{S}$	Arbeitsweise
L	L	L	X	Serieller Mode; serieller Dateneingang; A-Ausgänge gesperrt
L	L	H	X	Serieller Mode; serieller Dateneingang; Kanal-B-Ausgabe
L	H	L	L	Paralleler Mode; B-synchrone Eingänge; A-Datenausgänge gesperrt
L	H	L	H	Paralleler Mode; B-asynchrone Eingänge; A-Datenausgänge gesperrt
L	H	H	L	Paralleler Mode; A-Eingabe gesperrt; B-Ausgabe; synchroner Datenumlauf
L	H	H	H	Paralleler Mode; A-Eingabe gesperrt; B-Ausgabe; asynchroner Datenumlauf
H	L	L	X	Serieller Mode; synchrone serielle Dateneingabe; Kanal A
H	L	H	X	Serieller Mode; synchrone serielle Dateneingabe; Kanal B
H	H	L	L	Paralleler Mode; synchroner Eingang Kanal B; Kanal-A-Ausgabe
H	H	H	L	Paralleler Mode; synchrone Eingabe Kanal A; Kanal-B-Ausgabe
H	H	H	H	Paralleler Mode; asynchrone Eingabe Kanal A; Kanal-B-Ausgabe

(X = L oder H)

Ausgewählte Kennwerte

Kennwerte	Kurzzeichen	Meßbedingung	min.	max.	Einheit
Flankenübergangszeit der Ausgangssignale	t_{TLH}	$U_{DD} = 5 \text{ V}$		200	ns
	t_{THL}	$U_{DD} = 10 \text{ V}$		100	ns
		$U_{DD} = 15 \text{ V}$		80	ns
Taktfrequenz	f_C	$U_{DD} = 5 \text{ V}$		2	MHz
		$U_{DD} = 10 \text{ V}$		5	MHz
		$U_{DD} = 15 \text{ V}$		7	MHz
Taktimpulsbreite	t_{CH}	$U_{DD} = 5 \text{ V}$	250		ns
		$U_{DD} = 10 \text{ V}$	100		ns
		$U_{DD} = 15 \text{ V}$	70		ns
Impulsbreite AE, P/ $\bar{S}$, A/ $\bar{S}$	t_{AEH}	$U_{DD} = 5 \text{ V}$	350		ns
	$t_{P\bar{S}H}$	$U_{DD} = 10 \text{ V}$	140		ns
	$t_{A\bar{S}H}$	$U_{DD} = 15 \text{ V}$	80		ns
Datensetzzeit seriell	t_{SSD}	$U_{DD} = 5 \text{ V}$	160		ns
		$U_{DD} = 10 \text{ V}$	60		ns
		$U_{DD} = 15 \text{ V}$	40		ns
Datensetzzeit parallel	t_{SPD}	$U_{DD} = 5 \text{ V}$	50		ns
		$U_{DD} = 10 \text{ V}$	30		ns
		$U_{DD} = 15 \text{ V}$	20		ns
Verzögerungszeit A $\rightarrow$ B	t_{PHL}	$U_{DD} = 5 \text{ V}$		700	ns
	t_{PLH}	$U_{DD} = 10 \text{ V}$		240	ns
		$U_{DD} = 15 \text{ V}$		170	ns
Verzögerungszeit C $\rightarrow$ An oder Bn	t_{PC}	$U_{DD} = 5 \text{ V}$		700	ns
		$U_{DD} = 10 \text{ V}$		240	ns
		$U_{DD} = 15 \text{ V}$		170	ns
Selektions- und Deselektionszeit AE $\rightarrow$ An	t_{PZL}	$U_{DD} = 5 \text{ V}$		400	ns
	t_{PZH}	$U_{DD} = 10 \text{ V}$		160	ns
	t_{PLZ}	$U_{DD} = 15 \text{ V}$		120	ns
Taktanstiegs- und abfallzeit	t_{PHZ}				
	t_{CLH}	$U_{DD} = 5 \text{ V}$		15	μs
	t_{CHL}	$U_{DD} = 10 \text{ V}$		15	μs
		$U_{DD} = 15 \text{ V}$		15	μs
Setzzeit seriell bzw.	t_{SSS}	$U_{DD} = 5 \text{ V}$	250		ns
Setzzeit parallel Steuerungssignal zum Takt	t_{SPS}	$U_{DD} = 10 \text{ V}$	120		ns
		$U_{DD} = 15 \text{ V}$	100		ns