B 340 D · B 341 D · B 342 D

Integrierte Transistorarrays mit vier Si-npn-Transistoren

Bauform 4

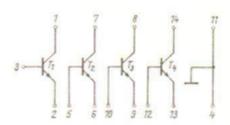
Anschlußbelegung

- 1 Kollektor T1 2 Emitter T1
- 3 Basis T1
- 4 Masse
- 5 Basis T2
- 6 Emitter T2 7 Kollektor T2

- 9 Emitter T3 10 Bosis T3 11 Mosse
 - 12 Basis T4 13 Emitter T4 14 Kollektor T4

Kollektor 13

Innere Schaltung



Grenzwerte gültig für den Betriebstemperaturbereich

Kollektor-Emitter-Spannung	UCEO	15 V
Kollektor-Basis-Spannung	UCBO	20 V
Emitter-Basis-Spannung	VERO	5 V
Kollektor-Substrat-Spannung	UCIO	30 V
Kollektorstrom	1c	10 mA
Basisstrom	1 _B	5 mA
Wärmewiderstand für Gesamt Is	Rthjo	120 K/W

Betriebstemperaturbereich % -25 . . . 85 °C
Sperrschichttemperatur 5 125 °C

-		
Kennwerte bel $\vartheta_{a} = 25$ °C \pm 5 K		
Glelchstromverstärkung U _{CB} = 5 V, I _E = 1 mA U _{CB} = 5 V, I _E = 10 μA	h21 E(T1) h21 E	c 56140 d 112280 e 224560 c, d, e 30
Verhältnis der Gleichstrom- verstärkung für alle möglichen Transistorpaare		
U _{CB} 5 V, I _E 1 mA	h21E(x)	0,8 1,25
Differenz der Basis-Emitter- Spannungen für alle möglichen Transistorpaare (nur B 340/341)		
$U_{CB} = 5 \text{ V, } I_E = 100 \mu\text{A}$	UB	≤ 5 mV

135 MHz

5 6 dB

Obergangsfrequenz

Rauschfaktor für B 341 D $I_C = 200 \mu A$, f = 1 kHz, $\Delta f = 100 Hz$, $R_G = 2 k\Omega$

UCE = 5 V, IC = 1 mA, f = 100 MHz f